

揭阳职业技术学院教学日历

二〇二五 ~ 二〇二六 学年 第二学期

授课计划时数:	36	学时
授 课 周 数:	18	学时
每周教学时数:	2	学时

专业 _____ 电子信息工程技术 _____

班别 _____ 251、订单班 251 _____

任课教师 _____ 林新浩 _____

课程名称 _____ 电子电路分析与实践 II _____

教材名称 _____ 数字电子技术 _____

系主任（签名） _____

二〇二六年三月十六日填

周次	日期	时数	教学方式	教学内容	备注
一	3月2日至 3月8日	2	实验	根据校历，学校3月6日开始上课。	1组
二	3月9日至 3月15日	2	实验	数字电子电路初识、实验箱的功能试炼。	2组
三	3月16日至 3月22日	2	实验	数字电子电路初识、实验箱的功能试炼； 实验1：基本门电路逻辑功能的测试和应用（一）	1组
四	3月23日至 3月29日	2	实验	实验1：基本门电路逻辑功能的测试和应用（一）	2组
五	3月30日至 4月5日	2	实验	实验2：基本门电路逻辑功能的测试和应用（二）	1组
六	4月6日至 4月12日	2	实验	实验2：基本门电路逻辑功能的测试和应用（二）	2组
七	4月13日至 4月19日	2	实验	实验3：用集成逻辑门设计组合逻辑电路（一）	1组
八	4月20日至 4月26日	2	实验	实验3：用集成逻辑门设计组合逻辑电路（一）	2组
九	4月27日至 5月3日	2	实验	实验4：用集成逻辑门设计组合逻辑电路（二）	1组
十	5月4日至 5月10日	2	实验	实验4：用集成逻辑门设计组合逻辑电路（二）	2组

十一	5月11日 至 5月17日	2	实验	实验 5: 用集成逻辑门设计组合逻辑电路 (三)	1 组
十二	5月18日 至 5月24日	2	实验	实验 5: 用集成逻辑门设计组合逻辑电路 (三)	2 组
十三	5月25日 至 5月31日	2	实验	实验 6: 编码器和译码器的应用	1 组
十四	6月1日 至 6月7日	2	实验	实验 6: 编码器和译码器的应用	2 组
十五	6月8日 至 6月14日	2	实验	实验 7: 触发器的应用	1 组
十六	6月15日 至 6月21日	2	实验	实验 7: 触发器的应用	2 组
十七	6月22日 至 6月28日	2	实验	实验考核	1 组
十八	6月29日 至 7月5日	2	实验	实验考核	2 组

说明：此表一式四份，由任课教师填写，于开学前一周内交系办公室，由系主任审核。一份由教师保存；一份由教师所在系办公室和学生所在系办公室作为“教师业务档案”保存；一份送教务处备案。