

揭阳职业技术学院教学日历

二〇二五 ~ 二〇二六 学年第 2 学期

授课计划时数:	54	学时
授 课 周 数:	18	周
每周教学时数:	3	学时

专业 电子信息工程技术

班别 三加证书 241、自主招生 241

任课教师 陈凯斌

课程名称 可编程逻辑器件应用

教材名称 FPGA 从入门到精通(实战篇)

系主任（签名） _____

2026 年 2 月 13 日 填

揭阳职业技术学院教务处编制

周次	日期	学时数	教学方式	教学内容	备注
1	3月2日至 3月8日	3	讲授 演示 实训	课程介绍与 FPGA 概述	
2	3月9日至 3月15日	3	讲授 演示 实训	逻辑设计基础(逻辑代数基础、分式化简和卡诺图)	
3	3月16日 至3月22 日	3	讲授 演示 实训	逻辑设计基础(组合逻辑、时序逻辑, 常见组合电路、D 触发器等)	
4	3月23日 至3月29 日	3	讲授 演示 实训	软件安装与配置(Quartus II 和 ModelSim-Altera 等)	
5	3月30日 至4月5日	3	讲授 演示 实训	基于 Quartus-II 的与门电路设计与仿真验证(熟悉完整的工程构建和仿真调试流程, 以便后续语法调试学习)	
6	4月6日至 4月12日	3	讲授 演示 实训	Verilog 语法(时标、模块基本单元、注释、常量和变量类型、端口方向和声明)	
7	4月13日 至4月19 日	3	讲授 演示 实训	Verilog 语法(赋值 assign、always 过程块、阻塞和非阻塞赋值)	
8	4月20日 至4月26 日	3	讲授 演示 实训	Verilog 语法(if-else 与锁存器陷阱、case 语句、循环语句 for/while/repeat/forever)	
9	4月27日 至5月3日	3	讲授 演示 实训	Verilog 语法(运算符(算术、逻辑、位、关系、条件等)、参数化设计、task 与 function、编译指令)	五一假期
10	5月4日至 5月10日	3	讲授 演示 实训	Verilog 语法(生成块 generate、模块化实例、testbench 等)	

11	5月11日至5月17日	3	讲授 演示 实训	时钟二分频 FPGA 设计及仿真验证	
12	5月18日至5月24日	3	讲授 演示 实训	FPGA 蜂鸣器 PWM 发声设计	
13	5月25日至5月31日	3	讲授 演示 实训	FPGA 蜂鸣器 PWM 发声板级验证	
14	6月1日至6月7日	3	讲授 演示 实训	FPGA 流水灯应用设计(仿真)	
15	6月8日至6月14日	3	讲授 演示 实训	FPGA 流水灯应用设计(板级验证)	
16	6月15日至6月21日	3	讲授 演示 实训	FPGA3-8 译码器应用设计(仿真)	
17	6月22日至6月28日	3	讲授 演示 实训	FPGA3-8 译码器应用设计(板级验证)	
18	6月29日至7月5日	3	讲授 演示 实训	综合考查	

说明：此表一式四份，由任课教师填写，于开学前一周内交系办公室，由系主任审核。一份由教师保存；一份由教师所在系办公室和学生所在系办公室作为“教师业务档案”保存；一份送教务处备案。