

揭阳职业技术学院教学日历

二〇二五~二〇二六 学年第 二 学期

授课计划时数:	54	学时
授 课 周 数:	18	学时
每周教学时数:	4/2	学时

专业 电子信息工程技术 班别 电子 2025 级

任课教师 方浩铭、黄锦胜、林新浩

课程名称 电子电路分析与实践 II

教材名称 数字电子技术

系主任（签名） _____

年 月 日填

周次	时数	教学方式	教学内容	备注
1	2	讲授	1.1 数字信号 1.2 数制与码制	
2	4	讲授 实验	理论：逻辑函数概述 实验：认识数字实验器材和工具	
3	2	讲授	2.1 逻辑函数概述 2.2 逻辑函数及其表示方法	
4	4	讲授 实验	2.3 逻辑代数中的基本定律和常用公式 2.4 逻辑函数的公式化简法 实验：逻辑门电路的测试	
5	2	讲授	2.4 逻辑函数的公式化简法	
6	4	讲授 实验	2.5 逻辑函数的最小项及卡诺图 实验：逻辑门电路的测试	
7	2	讲授	2.5 逻辑函数的卡诺图化简法	
8	4	讲授 实验	2.5 逻辑函数的卡诺图化简法 3.1 概述 实验：三人表决器的设计	
9	2	讲授	3.2 分立元件门电路 3.3 TTL 集成逻辑门电路	
10	4	讲授 实验	4.1 概述 4.2 组合逻辑电路的分析和设计 实验：三人表决器的设计	
11	2	讲授	4.3 加法器和数值比较器 4.4 编码器	
12	4	讲授 实验	4.4 编码器 4.5 译码器 实验：编码译码及数码显示	

周次	时数	教学方式	教学内容	备注
13	2	讲授	4.6 数据选择器与分配器	
14	4	讲授 实验	5.1 触发器概述 5.2 RS 触发器 5.3 D 触发器 实验：编码译码及数码显示	
15	2	讲授	5.4 JK 触发器 5.5 触发器的应用	
16	4	讲授 实验	6.1 时序逻辑电路概述 6.2 时序逻辑电路的分析 实验：集成触发器的功能测试	
17	2	讲授	时序逻辑电路的分析、计数器	
18	4	讲授 演示	复习 实验：集成触发器的功能测试	

说明：此表一式四份，由任课教师填写，于开学前一周内交系办公室，由系主任审核。一份由教师保存；一份由教师所在系办公室和学生所在系办公室作为“教师业务档案”保存；一份送教务处备案。